

## 5.2 Strukturen

In **Modula** heißen Strukturen **Records**.

### Vereinfachung:

Komponenten-Namen werden nicht anderweitig verwandt.

Alternativ könnte man zu jedem Struktur-Typ  $st$  eine separate Komponenten-Umgebung  $\rho_{st}$  verwalten :-)

Sei `struct { int a; int b; } x;` Teil einer Deklarationsliste.

- $x$  erhält die erste freie Zelle des Platzes für die Struktur als Relativ-Adresse.
- Für die Komponenten vergeben wir Adressen **relativ** zum Anfang der Struktur, hier  $a \mapsto 0, b \mapsto 1$ .

Sei allgemein  $t \equiv \mathbf{struct} \{t_1 c_1; \dots t_k c_k\}$ . Dann ist

$$\begin{aligned} |t| &= \sum_{i=1}^k |t_i| \\ \rho c_1 &= 0 \quad \text{und} \\ \rho c_i &= \rho c_{i-1} + |t_{i-1}| \quad \text{für } i > 1 \end{aligned}$$

Damit erhalten wir:

$$\begin{aligned} \mathbf{code}_L(e.c) \rho &= \mathbf{code}_L e \rho \\ &\quad \mathbf{loadc}(\rho c) \\ &\quad \mathbf{add} \end{aligned}$$

## Beispiel:

Sei `struct { int a; int b; } x;` mit  $\rho = \{x \mapsto 13, a \mapsto 0, b \mapsto 1\}$ .

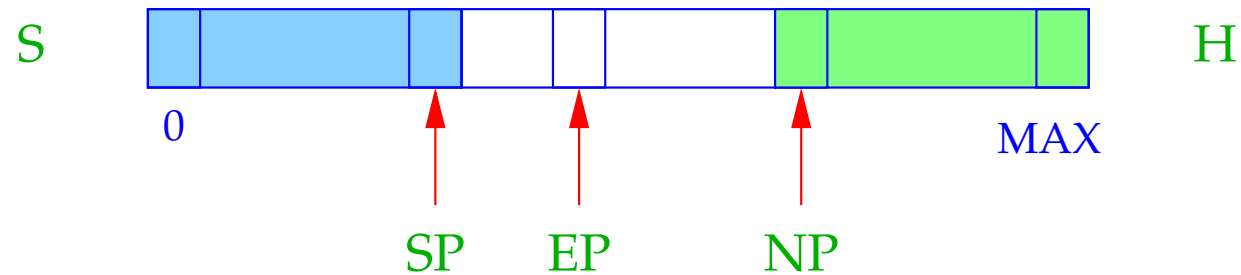
Dann ist

$$\text{code}_L(x.b) \rho = \begin{array}{l} \text{loadc } 13 \\ \text{loadc } 1 \\ \text{add} \end{array}$$

## 6 Zeiger und dynamische Speicherverwaltung

**Zeiger** (Pointer) gestatten den Zugriff auf anonyme, dynamisch erzeugte Datenelemente, deren Lebenszeit nicht dem **LIFO**-Prinzip unterworfen ist.

$\implies$  Wir benötigen eine weitere potentiell beliebig große Datenstruktur **H** – den **Heap** (bzw. die **Halde**):



NP  $\hat{=}$  **New Pointer**; zeigt auf unterste belegte Haldenzelle.

EP  $\hat{=}$  **Extreme Pointer**; zeigt auf die Zelle, auf die der **SP** maximal zeigen kann (innerhalb der aktuellen Funktion).

## Idee dabei:

- Chaos entsteht, wenn Stack und Heap sich überschneiden (**Stack Overflow**).
- Eine Überschneidung kann bei jeder Erhöhung von **SP**, bzw. jeder Erniedrigung des **NP** eintreten.
- **EP** erspart uns die Überprüfungen auf Überschneidung bei den Stackoperationen :-)
- Die Überprüfungen bei Heap-Allokationen bleiben erhalten :-).

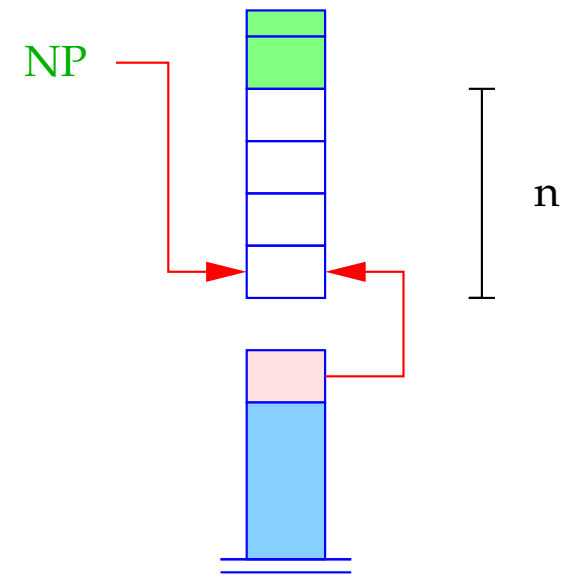
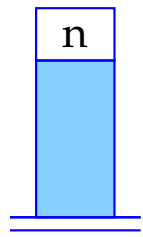
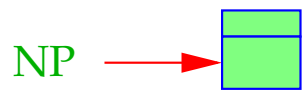
Mit Zeiger (-Werten) rechnen, heißt in der Lage zu sein,

- Zeiger zu **erzeugen**, d.h. Zeiger auf Speicherzellen zu setzen; sowie
- Zeiger zu **dereferenzieren**, d. h. durch Zeiger auf die Werte von Speicherzellen zugreifen.

Es gibt zwei Arten, Zeiger zu erzeugen:

- (1) Ein Aufruf von **malloc** liefert einen Zeiger auf eine Heap-Zelle:

$$\text{code}_R \text{ malloc } (e) \rho = \text{code}_R e \rho \text{ new}$$



```
if (NP - S[SP] ≤ EP)
    S[SP] = NULL;
else {
    NP = NP - S[SP];
    S[SP] = NP;
}
```

- NULL ist eine spezielle Zeigerkonstante (etwa 0 :-)
- Im Falle einer Kollision von Stack und Heap wird der NULL-Zeiger zurückgeliefert.



- (2) Die Anwendung des Adressoperators  $\&$  liefert einen **Zeiger** auf eine Variable, d. h. deren Adresse ( $\hat{=}$  **L-Wert**). Deshalb:

$$\text{code}_R (\&e) \rho = \text{code}_L e \rho$$

### Dereferenzieren von Zeigern:

Die Anwendung des Operators  $*$  auf den Ausdruck  $e$  liefert den **Inhalt** der Speicherzelle, deren Adresse der R-Wert von  $e$  ist:

$$\text{code}_L (*e) \rho = \text{code}_R e \rho$$

## Beispiel:

Betrachte für

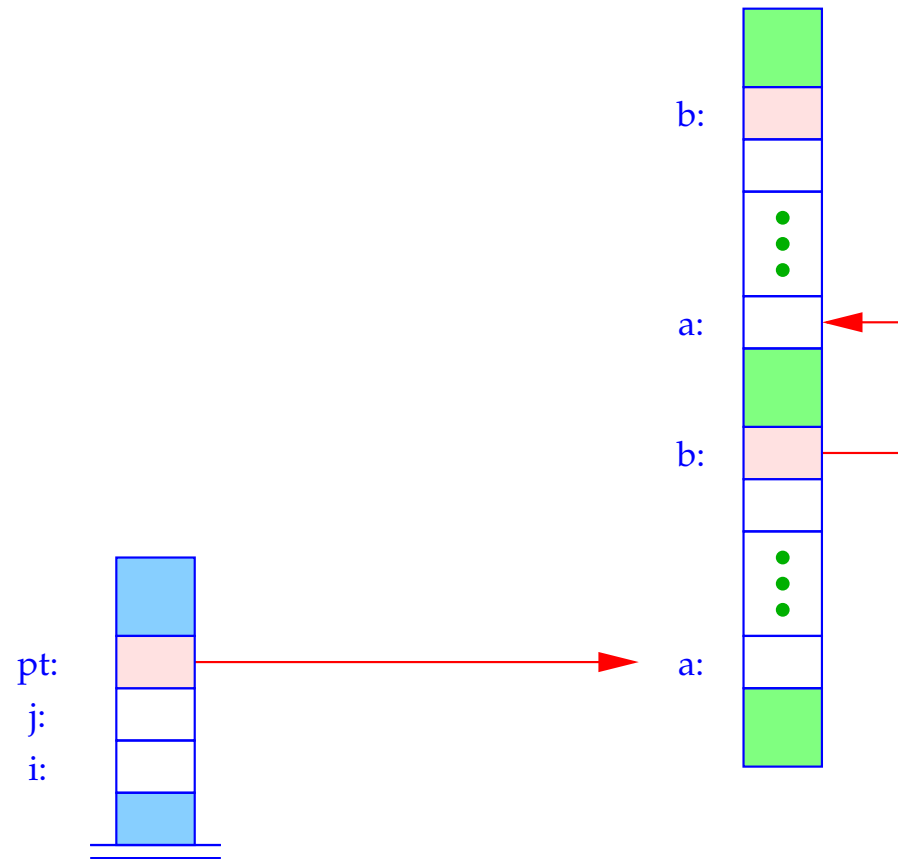
```
struct t { int a[7]; struct t *b; };  
int i, j;  
struct t *pt;
```

den Ausdruck  $e \equiv ((pt \rightarrow b) \rightarrow a)[i + 1]$

Wegen  $e \rightarrow a \equiv (*e).a$  gilt:

$$\text{code}_L(e \rightarrow a) \rho = \text{code}_R e \rho$$

`loadc` ( $\rho a$ )  
`add`



Sei  $\rho = \{i \mapsto 1, j \mapsto 2, pt \mapsto 3, a \mapsto 0, b \mapsto 7\}$ . Dann ist:

$$\begin{array}{lcl}
 \text{code}_L e \rho & = & \text{code}_R ((pt \rightarrow b) \rightarrow a) \rho \\
 & & \text{code}_R (i + 1) \rho \\
 & & \text{loadc } 1 \\
 & & \text{mul} \\
 & & \text{add} \\
 & = & \text{code}_R ((pt \rightarrow b) \rightarrow a) \rho \\
 & & \text{loada } 1 \\
 & & \text{loadc } 1 \\
 & & \text{add} \\
 & & \text{loadc } 1 \\
 & & \text{mul} \\
 & & \text{add}
 \end{array}$$

Für Felder ist der R-Wert gleich dem L-Wert. Deshalb erhalten wir:

$$\begin{aligned}
 \text{code}_R ((pt \rightarrow b) \rightarrow a) \rho &= \text{code}_R (pt \rightarrow b) \rho &= & \text{loada 3} \\
 & \text{loadc 0} & & \text{loadc 7} \\
 & \text{add} & & \text{add} \\
 & & & \text{load} \\
 & & & \text{loadc 0} \\
 & & & \text{add}
 \end{aligned}$$

Damit ergibt sich insgesamt die Folge:

loada 3	load	loada 1	loadc 1
loadc 7	loadc 0	loadc 1	mul
add	add	add	add

## 7 Zusammenfassung

Stellen wir noch einmal die Schemata zur Übersetzung von Ausdrücken zusammen.

$$\begin{aligned} \text{code}_L (e_1[e_2]) \rho &= \text{code}_R e_1 \rho \\ &\quad \text{code}_R e_2 \rho \\ &\quad \text{loadc } |t| \\ &\quad \text{mul} \\ &\quad \text{add} \end{aligned} \quad \text{sofern } e_1 \text{ Typ } t [] \text{ hat}$$

$$\begin{aligned} \text{code}_L (e.a) \rho &= \text{code}_L e \rho \\ &\quad \text{loadc } (\rho a) \\ &\quad \text{add} \end{aligned}$$

`codeL (*e) ρ` = `codeR e ρ`

`codeL x ρ` = `loadc (ρ x)`

`codeR (&e) ρ` = `codeL e ρ`

`codeR (malloc(e)) ρ` = `codeR e ρ`  
`new`

`codeR e ρ` = `codeL e ρ` falls *e* ein Feld ist

`codeR (e1 □ e2) ρ` = `codeR e1 ρ`  
`codeR e2 ρ`  
`op`

`op` Befehl zu Operator '□'

$\text{code}_R q \rho = \text{loadc } q \quad q \text{ Konstante}$

$\text{code}_R (e_1 = e_2) \rho = \text{code}_R e_2 \rho$   
 $\text{code}_L e_1 \rho$   
 $\text{store}$

$\text{code}_R e \rho = \text{code}_L e \rho$   
 $\text{load} \quad \text{sonst}$

**Beispiel:** `int a[10], *b;` mit  $\rho = \{a \mapsto 7, b \mapsto 17\}$ .

Betrachte das Statement:  $s_1 \equiv *a = 5;$

Dann ist:



$\text{code}_L (*a) \rho = \text{code}_R a \rho = \text{code}_L a \rho = \text{loadc } 7$   
 $\text{code } s_1 \rho = \text{loadc } 5$   
 $\text{loadc } 7$   
 $\text{store}$   
 $\text{pop}$

Zur Übung übersetzen wir auch noch:

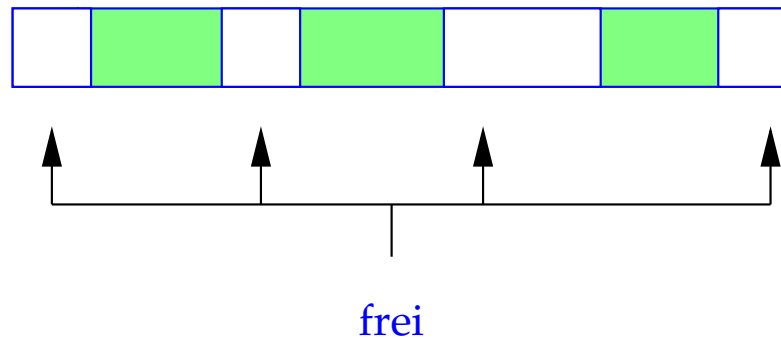
$s_2 \equiv b = \&a[2];$     und     $s_3 \equiv *(b + 3) = 5;$

<code>code</code> ( $s_2s_3$ ) $\rho$	=	<code>loadc 7</code> <code>loadc 2</code> <code>loadc 1</code> // <i>Skalierung</i> <code>mul</code> <code>add</code> <code>loadc 17</code> <code>store</code> <code>pop</code> // <i>Ende von s<sub>2</sub></i>	<code>loadc 5</code> <code>loadc 17</code> <code>load</code> <code>loadc 3</code> <code>loadc 1</code> // <i>Skalierung</i> <code>mul</code> <code>add</code> <code>store</code> <code>pop</code> // <i>Ende von s<sub>3</sub></i>
---------------------------------------	---	---	--

## 8 Freigabe von Speicherplatz

### Probleme:

- Der freigegebene Speicherbereich wird noch von anderen Zeigern referenziert (**dangling references**).
- Nach einiger Freigabe könnte der Speicher etwa so aussehen (**fragmentation**):



## Mögliche Auswege:

- Nimm an, der Programmierer weiß, was er tut. Verwalte dann die freien Abschnitte (etwa sortiert nach Größe) in einer speziellen Datenstruktur;

⇒ **malloc** wird teuer :-)

- Tue nichts, d.h.:

$$\text{code free } (e); \rho = \text{code}_R e \rho$$

pop

⇒ einfach und (i.a.) effizient :-)

- Benutze eine **automatische**, evtl. "konservative" **Garbage-Collection**, die gelegentlich **sicher** nicht mehr benötigten Heap-Platz einsammelt und dann **malloc** zur Verfügung stellt.

## 9 Funktionen

Die Definition einer Funktion besteht aus

- einem **Namen**, mit dem sie aufgerufen werden kann;
- einer Spezifikation der **formalen Parameter**;
- evtl. einem **Ergebnistyp**;
- einem **Anweisungsteil**.

In **C** gilt:

$\text{code}_R f \rho = \text{load } c\_f = \text{Anfangsadresse des Codes für } f$

⇒ Auch Funktions-Namen müssen in der Adress-Umgebung verwaltet werden!

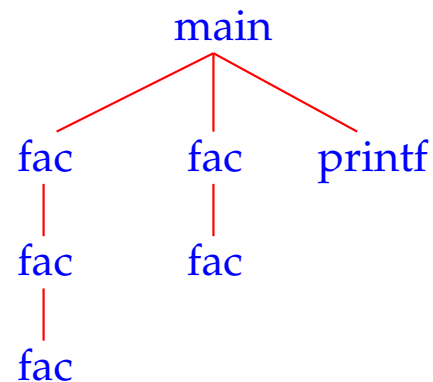
## Beispiel:

```
int fac (int x) {  
    if (x ≤ 0) return 1;  
    else return x * fac(x - 1);  
}
```

```
main () {  
    int n;  
    n = fac(2) + fac(1);  
    printf ("%d", n);  
}
```

Zu einem Ausführungszeitpunkt können mehrere **Instanzen** (Aufrufe) der gleichen Funktion aktiv sein, d. h. begonnen, aber noch nicht beendet sein.

Der Rekursionsbaum im Beispiel:



## Wir schließen:

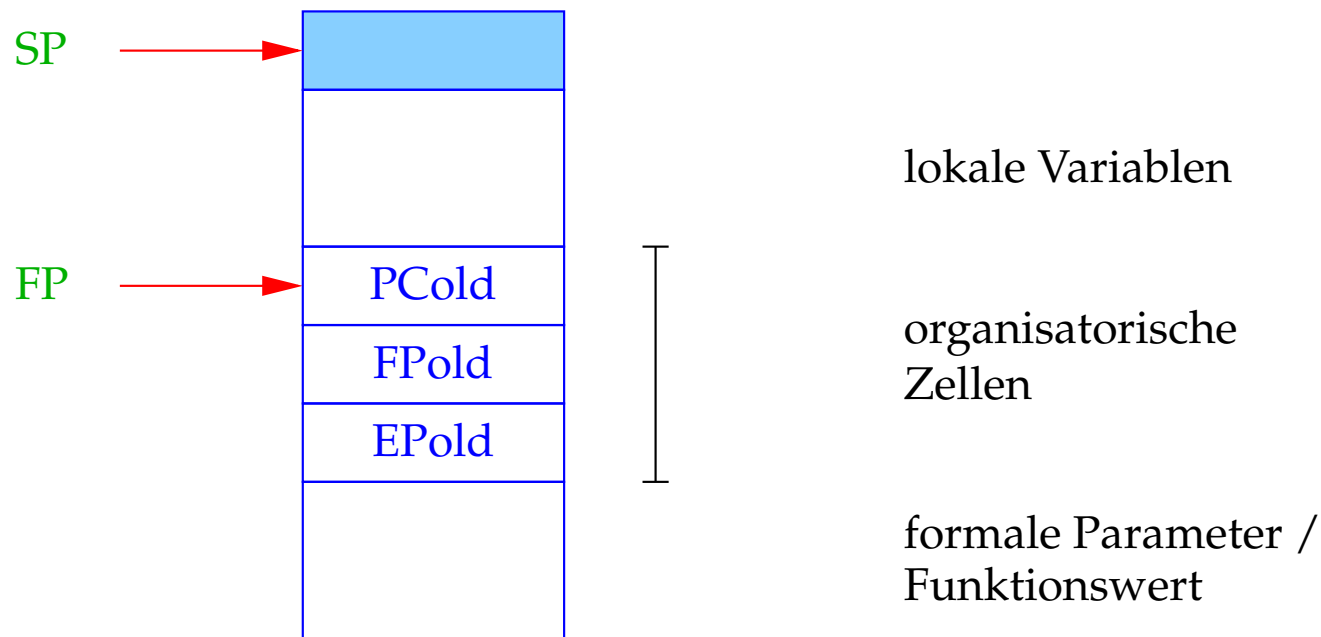
Die **formalen Parameter** und **lokalen Variablen** der verschiedenen Aufrufe der selben Funktion (**Instanzen**) müssen auseinander gehalten werden.

## Idee:

Lege einen speziellen Speicherbereich für jeden Aufruf einer Funktion an.

In sequentiellen Programmiersprachen können diese Speicherbereiche auf dem Keller verwaltet werden. Deshalb heißen sie auch **Keller-Rahmen** (oder **Stack Frame**).

## 9.1 Speicherorganisation für Funktionen



**FP**  $\hat{=}$  **Frame Pointer**; zeigt auf die letzte **organisatorische Zelle** und wird zur Adressierung der formalen Parameter und lokalen Variablen benutzt.